日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2002年 9月20日

出 願 番 号

Application Number:

特願2002-274694

[ST.10/C]:

[JP2002-274694]

出 顏 人
Applicant(s):

パイオニア株式会社

2003年 6月26日

特許庁長官 Commissioner, Japan Patent Office



特2002-274694

【書類名】 特許願

【整理番号】 57P0126

【提出日】 平成14年 9月20日

【あて先】 特許庁長官 殿

【国際特許分類】 H04L 1/00

【発明者】

【住所又は居所】 東京都大田区大森西4丁目15番5号 パイオニア株式

会社 大森工場内

【氏名】 林 幸雄

【特許出願人】

【識別番号】 000005016

【氏名又は名称】 パイオニア株式会社

【代理人】

【識別番号】 100083839

【弁理士】

【氏名又は名称】 石川 泰男

【電話番号】 03-5443-8461

【手数料の表示】

【予納台帳番号】 007191

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9102133

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 データ読取方法、データ読取装置およびデータ読取のためのプログラム

【特許請求の範囲】

【請求項1】 可変長符号化されたデータを読み取るデータ読取方法において、

一連の符号語を順次読み取る第1の符号語読取手順と、

前記第1の符号語読取手順による読み取り位置が次の再同期マーカの位置に到達する前に、前記次の再同期マーカを検出する再同期マーカ検出手順と、 を備えることを特徴とするデータ読取方法。

【請求項2】 前記再同期マーカ検出手順により検出された前記次の再同期マーカを基準として一連の符号語を順次読み取る第2の符号語読取手順を備えることを特徴とする請求項1に記載のデータ読取方法。

【請求項3】 前記データは両方向からの読み取りが可能に構成され、

前記一連の符号語を前記第1の符号語読取手順と逆方向から読み取る第3の符号語読取手順を備え、

前記第3の符号語読取手順では、前記再同期マーカ検出手順により検出された 再同期マーカを基準として前記一連の符号語を順次読み取ることを特徴とする請 求項1または2に記載のデータ読取方法。

【請求項4】 前記第1の符号語読取手順により読み取られる範囲のエラーを判定するエラー判定手順を備えることを特徴とする請求項1~3のいずれか1項に記載のデータ読取方法。

【請求項5】 前記エラー判定手順では、前記第1の符号語読取手順によって、復号できない符号語が読み取られた場合には、エラーと判定することを特徴とする請求項4に記載のデータ読取方法。

【請求項6】 前記再同期マーカ間のビット数に関する情報を読み込むビット数情報読込手順と、

前記第1の符号語読取手順により読み取られる符号語のビット数をカウントするカウント手順と、

を備え、

前記エラー判定手順では、前記ビット数情報読込手順により読み込まれた前記情報および前記カウント手順によりカウントされたビット数に基づいてエラーと判定することを特徴とする請求項4に記載のデータ読取方法。

【請求項7】 可変長符号化されたデータを読み取るデータ読取装置において、

一連の符号語を順次読み取る第1の符号語読取手段と、

前記第1の符号語読取手段による読み取り位置が次の再同期マーカの位置に到達する前に、前記次の再同期マーカを検出する再同期マーカ検出手段と、 を備えることを特徴とするデータ読取装置。

【請求項8】 前記再同期マーカ検出手段により検出された前記次の再同期マーカを基準として一連の符号語を順次読み取る第2の符号語読取手段を備えることを特徴とする請求項7に記載のデータ読取装置。

【請求項9】 可変長符号化されたデータを読み取るデータ読取方法を実行するためのプログラムにおいて、

コンピュータを、

一連の符号語を順次読み取る第1の符号語読取手順、

および、前記第1の符号語読取手順による読み取り位置が次の再同期マーカの 位置に到達する前に、前記次の再同期マーカを検出する再同期マーカ検出手順、 として機能させることを特徴とするプログラム。

【請求項10】 コンピュータを、

前記再同期マーカ検出手順により検出された前記次の再同期マーカを基準として 一連の符号語を順次読み取る第2の符号語読取手順として機能させることを特徴 とする請求項9に記載のプログラム。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、可変長符号 (VLC: Variable Length Code) 化されたデータを読み取るデータ読取方法等に関する。

[0002]

【従来の技術】

複数の事象を、それぞれ同一長の符号語で表す固定長符号による符号化技術がある。固定長符号を用いたデータをデコードする場合、ビット系列にエラーがあっても、その後の符号語の先頭位置が分かる。このため、エラーが存在する位置よりも後ろのデータについても、正常にデコードができる。

[0003]

一方、複数の事象に対し、異なる長さの符号語を割り当てる可変長符号による符号化が知られている。可変長符号を用いる場合には、出現頻度を考慮して符合語の長さを変えることができるため、全体としてのデータ量を削減できるという利点がある。

[0004]

【発明が解決しようとする課題】

しかし、可変長符号を用いる場合には、エラーが存在した場合に、後続の符号 語の先頭位置が不明となる。このため、原理的にエラーの位置よりも後ろに位置 する符号語については、連鎖的に正しいデコード処理ができなくなるという欠点 がある。

[0005]

本発明は、可変長符号化されたデータを読み取るに際して、エラーの影響を軽減することができるデータ読取方法、およびデータ読取装置等を提供することを目的とする。

[0006]

【課題を解決するための手段】

請求項1に記載のデータ読取方法は、可変長符号化されたデータを読み取るデータ読取方法において、一連の符号語を順次読み取る第1の符号語読取手順と、前記第1の符号語読取手順による読み取り位置が次の再同期マーカの位置に到達する前に、前記次の再同期マーカを検出する再同期マーカ検出手順と、を備えることを特徴とする。

[0007]

請求項7に記載のデータ読取装置は、可変長符号化されたデータを読み取るデータ読取装置において、一連の符号語を順次読み取る第1の符号語読取手段と、前記第1の符号語読取手段による読み取り位置が次の再同期マーカの位置に到達する前に、前記次の再同期マーカを検出する再同期マーカ検出手段と、を備えることを特徴とする。

[0008]

請求項9に記載のプログラムは、可変長符号化されたデータを読み取るデータ 読取方法を実行するためのプログラムにおいて、コンピュータを、一連の符号語 を順次読み取る第1の符号語読取手順、および、前記第1の符号語読取手順によ る読み取り位置が次の再同期マーカの位置に到達する前に、前記次の再同期マー 力を検出する再同期マーカ検出手順、として機能させることを特徴とする。

[0009]

【発明の実施の形態】

以下、図1〜図8を参照して、本発明によるデータ読取方法について説明する。図1は本実施形態のデータ読取方法を実行するためのデータ読取装置の構成を 示すブロック図である。

[0010]

図1に示すように、データ読取装置は、ビットストリームに対しMPEG4に 従ったデコード (復号) 処理を実行してビデオ信号およびオーディオ信号を生成 するDSP (Digital Signal Processor) 1と、DSP1における処理に必要な データを逐次格納するRAM (Random Access Memory) 2と、DSP1および制 御装置4における処理を規定するプログラム(デコードプログラム等)を格納す るROM (Read Only Memory) 3と、DSP1、RAM2およびROM3を制御 する制御装置4と、を備える。

[0011]

次に、DSP1に入力されるビットストリームについて説明する。本実施形態では、ビットストリームとして、MPEG4に従って可変長符号化により生成されたビット系列を用いている。可変長符号化は符号化の対象となる事象(例えば、英文字の場合はa、b、c・・・等のアルファベット)に対し、長さの異なる

符号語を割り当てる方式である。これにより、出現頻度の高い事象を短い符号語で、出現頻度の低い事象を長い符号語で、それぞれ表現することができるため、 全体としてビット系列を短くできる特長がある。

[0012]

図2は可変長符号の例を示している。図2の例では、符号語「10」が英文字「A」を、符号語「01」が英文字「B」を、符号語「001」が英文字「C」を、符号語「1101」が英文字「D」を、それぞれ表している。この場合、図2に示すように、ビット系列が「00111011000101」であれば、「CDACB」とデコードされる。一方、ビット系列における①の位置のビットがエラーにより反転すると、「CDAX」とデコードされる。「X」はテーブルになく変換不能な符号語が検出されたことを示す(以下、同様)。また、可変長符号化を行った場合、「X」に続く符号語の開始位置が不明であるため、「X」以降の一連の符号語をデコードすることもできなくなる。

[0013]

このような可変長符号化の欠点を解消するため、ビット系列の途中に再同期マーカが挿入される。図3は再同期マーカの挿入位置を概念的に示す図である。図3に示すように、画像データの途中に複数の再同期マーカが挿入される。この例では、1フレームを構成するVOP(Video Object Plane)内において、生成ビット長が一定長に到達する度に再同期マーカを挿入しており、画像データのビット系列中における再同期マーカの位置(図3(a))、および画像の左上から右下に向かう画素に順次対応する画像データ中に存在する再同期マーカの画像中の位置(図3(b))を、それぞれ示している。

[0014]

このような再同期マーカを挿入することによりデコードを開始すべきポイント、すなわち先頭にある符号語の開始位置を示すことができる。この再同期マーカ間の単位をビデオパケット(Video Packet)と呼び、ビデオパケットのヘッダ部分には再度デコーダを開始するために必要な情報が記述される。また、ヘッダ部分に続く符号化情報部分には、任意の数の事象に対応する符号語(マクロブロック符号化情報)を格納することができる。1 VOPに対応するビットストリーム

は、任意の数のビデオパケットに分割することができる。

[0015]

図4は、「A」、「B」、「C」、「D」、「E」、「F」、「G」、「H」、「再同期マーカ」をそれぞれ示す符号語と、「B、F、C、G、E、H、再同期マーカ」を順次示すビット系列とを示す図である。図4に示すように、先頭から順次データを読み取り、事象が割り当てられた符号語が検出される度にデコード処理が順次進行する。

[0016]

次に、図5~図7を参照して、データ読取装置100の動作について説明する。図5はデータ読取りの手順を示すフローチャートである。図5に示す処理はROM3に格納されたプログラムを用いて制御装置4の制御により実行される。

[0017]

図5のステップS1では、再同期マーカによって区画された所定のビデオパケットのデータを読み込み、そのビデオパケットについてデコードを実行する処理を開始する。次に、現在デコード処理を実行中のビデオパケットと次のビデオパケットの間にある、次の再同期マーカをサーチする(ステップS2)。次の再同期マーカを検出後、現在のビデオパケットについてデコード処理を実行し(ステップS3)、デコード処理においてエラーが検出されたか否か判断する(ステップS4)。この判断が肯定されればステップS5へ進み、否定されればステップS6へ進む。ステップS5では検出されたエラーの内容に合致したエラーの隠蔽処理を実行し、ステップS6へ進む。ステップS6では、対応するVOPのデコードを終了する。以上の処理を各ビデオパケットについて繰り返すことで、順次デコードを実行することができる。

[0018]

上記ステップS5におけるエラー検出処理では、テーブルにない符号語が検出 された場合や、妥当でない値(エラーがなければありえない値)が検出された場 合などにエラーと判断することができる。

[0019]

上記実施形態において、再同期マーカ間のビデオパケットに含まれるデータの

ビット数に関する情報 (例えば、そのビデオパケットに含まれる最大ビット数) をヘッダ部分から読み込み、その情報を利用した処理を加えるようにしてもよい。例えば、ビデオパケットに含まれるはずのビット数を超えても次の再同期マーカを検出できない場合には、その時点において、この再同期マーカの部分でビット反転が生じていることが判明する。このため、迅速に適切な処理を実行することが可能となる。また、ビデオパケットに含まれるはずのビット数を超えても符号語のデコードが終了しない場合には、エラーであると判断することができる。

[0020]

次に、図5に示す処理によるデコードの結果について、従来の方法と比較しながら説明する。図6(a)~(c)は、従来のデコード方法に従った場合のデコード結果を示している。

[0021]

図4におけるビット系列の②の部分のビットがエラーにより反転した場合、図6(a)に示すように、従来のデコード方法では、「B、G、C、G、E、H、再同期マーカ」の順にデコードされる。本実施形態では、次の再同期マーカが予め検出されるが、結果として、従来のデコード方法と同一のデコード結果が得られる。

[0022]

図4におけるビット系列の③の部分のビットがエラーにより反転した場合、図6(b)に示すように、従来のデコード方法では、「B、F、F、A、C、A、F、X」の順にデコードされ、次の再同期マーカを検出することができない。このため、次のビデオパケットについて、正常なデコードが不可能となる。これに対し、本実施形態では、このようなビットの反転があっても次の再同期マーカを確実に検出することができる。このため、次のビデオパケットについては、先頭からデコードを再開することができる。

[0023]

図4におけるビット列の④の部分のビットがエラーにより反転した場合、図6(c)に示すように、従来のデコード方法では、「B、F、C、X、X、X」の順にデコードされるが、デコードできない符号語が出現した段階で次の再同期マ

一力の検出を開始する。本実施形態では、次の再同期マーカが予め検出されるが、結果として、従来のデコード方法と同一のデコード結果が得られる。

[0024]

図7は符号語が逆方向からもデコードが可能なように構成されている特殊な可変長符号(RVLC: Reversible Variable Length Code)を説明するための図である。図7に示すように、一方向からのデコードが可能な通常の可変長符号では、エラーが発生した位置よりも後方ではデータのデコードが不可能となり、これらのデータを利用できない。これに対して、順方向および逆方向のいずれからもデコードが可能である場合には、順方向からのデコードが可能な範囲にも、逆方向からのデコードが可能な範囲にも含まれない部分のみがデータを利用できない範囲となる。このため、通常の可変長符号に比べてデータをより有効に利用できる。このような逆方向からのデコードが可能な可変長符号を本実施形態のデータ読取方法に適用することもできる。

[0025]

図8は、本実施形態のデータ読取方法により読み取ることのできるデータ読取 範囲を従来の方法と比較して示す図である。図8に示すように、従来の方法(図 8において、1)従来の方式)では実際にエラーがある位置(b)を過ぎてエラーが検出される位置(x)までの間、実際には誤りがあるにもかかわらず、正しくデコードされたものと判断されて処理される部分(e)が次のビデオパケットまで継続する可能性がある。すなわち、図8に示すように、誤ってデコードされる部分(e)中に、次の再同期マーカ(a)が含まれた場合には、次のビデオパケットのデータが誤ってデコードされる。すなわち、エラーが次のビデオパケットまで伝播するという現象が発生する。なお、図8の例では、エラーを検出した位置(X)よりもやや前の位置(例えば、最後の符号語に相当する長さだけ前の位置)からデータを捨てるような処理を行っており、図8における本実施形態の説明についても同様である。

[0026]

これに対して、本実施形態のデータ読取方法によれば、通常の可変長符号化を 用いた場合(図8において、2)提案方式)では、予め次の再同期マーカ(a) を検出するため、再同期マーカ間のバイト(ビット)長、つまりビデオパケットのバイト(ビット)長を予め把握している。したがってデコードが次の再同期マーカ(a)の部分に及んだときに再同期マーカ(a)が認識できなかった場合は、デコード済みのバイト(ビット)長と、その値との間で矛盾を生じることによりエラーの存在が判明する。すなわち、ビデオパケット内のどこかにエラーがあったことが判明するとともに、次のビデオパケットについては正しいデコードを実行することが可能となる。したがって、次のビデオパケットは正しくデコードすることができる部分(d)となり、正しくデコードされたものと判断されて処理される部分(e)およびデータが捨てられる部分(c)、つまりエラー判明により、デコード不要となった部分が減少する。つまり、次のビデオパケットにエラーが伝播するおそれがない。

[0027]

さらに、本実施形態のデータ読取方法に、順方向および逆方向のいずれからも デコードが可能であるような形式で可変長符号化が行われている場合(図8において、3)提案方式)では、再同期マーカが検出できているので、検出済みの再 同期マーカから逆方向の復号もすることができる。これにより、両方向からのデ コードが可能となり、エラーの影響を局所化することができるため、映像等の再 生品位は更に向上する。なお、従来の方式では予め次の再同期マーカを捉えてい ないため、両方向からの復号ができず、本実施形態のような効果を得ることがで きない。

[0028]

上記実施形態において、図8は本実施形態のアルゴリズムを視覚的にわかり易く示すために、エラーの発生位置、デコード可能な部分、デコード不可能な部分等を便宜的に配置したものである。本実施形態における処理手順は、図8に示される例に限定されることはない。

【図面の簡単な説明】

【図1】

本実施形態のデータ読取方法を実行するためのデータ読取装置の構成を示すブロック図。

【図2】

可変長符号の例を示す図。

【図3】

再同期マーカの挿入位置を概念的に示す図であり、(a)は画像データのビット系列中における再同期マーカの位置を、(b)は画像中における再同期マーカの位置を、それぞれ示す図。

【図4】

符号語およびビット系列を示す図。

【図5】

データ読み取りの手順を示すフローチャート。

【図6】

デコード結果を示す図であり、(a)~(c)はそれぞれ従来のデコード方法 に従った場合のデコード結果を示す図。

【図7】

符号語が逆方向からもデコードが可能なように構成されている可変長符号を示す図。

【図8】

本実施形態のデータ読取方法により読み取ることのできるデータ読取範囲を従来の方法と比較して示す図。

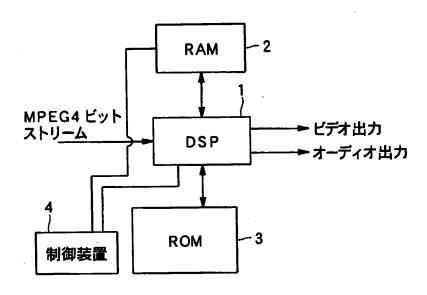
【符号の説明】

1 DSP (第1の符号語読取手段、第2の符号語読取手段、第3の符号語読取手段、再同期マーカ検出手段)

【書類名】

図面

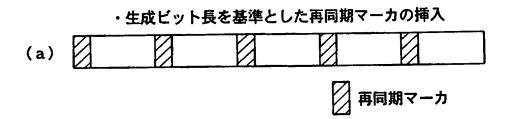
【図1】



【図2】

符号	<u>果果</u>						
10	Α						
01	В						
001	С						
1101	D						
ビット系列:	: 001	1	10	1 1	00	01	01

[図3]



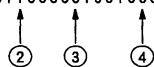
(b)

【図4】

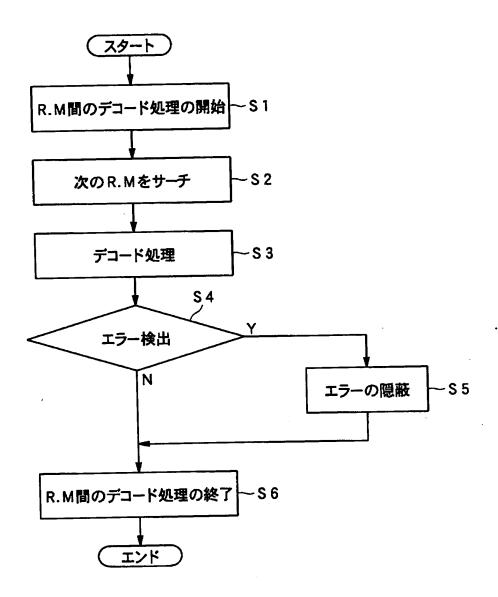
符号	事象	
10	Α	
0101	В	
0001	С	
011100	D	
011000	E	
001100	F	
001000	G	
110	Н	
0000001	R.M(再同期	マーカ)

ビット系列: BFCGEH(R.M)

01010011000001001000011000110000001



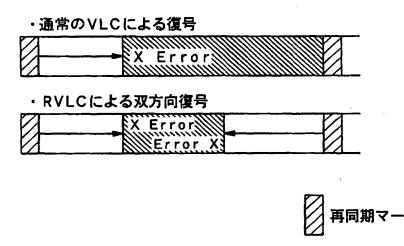
【図5】



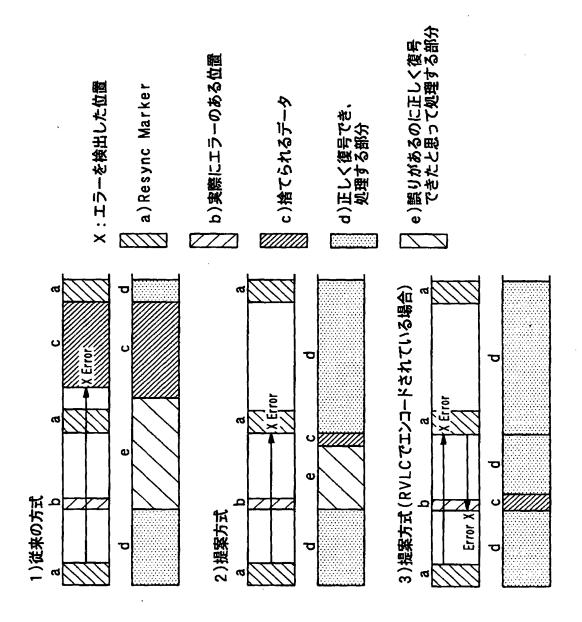
【図6】

- (b) デコード結果:BFFACAF X 0101 001100 001100 10 0001 10 001100 000001
- (c) デコード結果:BFC XXX 0101 001100 0001 0010100110001100000001

【図7】



【図8】



【書類名】 要約書

【要約】

【課題】 可変長符号化されたデータを読み取るに際して、エラーの影響を軽減 することができるデータ読取方法、およびデータ読取装置等を提供する。

【解決手段】 可変長符号化されたデータを読み取るデータ読取装置である。このデータ読取装置は、DSP1において、一連の符号語を順次読み取る符号語読取手順と、符号語読取手順による読み取り位置が次の再同期マーカの位置に到達する前に、この次の再同期マーカを検出する再同期マーカ検出手順と、を実行する。

【選択図】 図1

出願人履歴情報

識別番号

[000005016]

1. 変更年月日

1990年 8月31日

[変更理由]

新規登録

住 所

東京都目黒区目黒1丁目4番1号

氏 名

パイオニア株式会社